

ExpressWorkshop VHDL

VHDL Programmierung leicht gemacht

Durch den permanent steigenden Bedarf an programmierbaren Logikbausteinen großer Komplexität und hoher Taktraten, werden die Anwender mit ebenfalls stetig wachsenden Herausforderungen konfrontiert. Anwender werden dadurch gezwungen, verstärkt leistungsfähige, auf Hardware-Beschreibungssprachen basierende Designmethoden einzusetzen, um den Forderungen nach kürzesten Entwicklungszeiten, großer Flexibilität bei Änderungen und gleichzeitig hoher Qualität gerecht zu werden – und damit den wirtschaftlichen Erfolg der Firma zu sichern. Dieser ExpressWorkshop vermittelt dem Teilnehmer einen detaillierten Überblick über das Sprachkonzept von VHDL sowie den typischer VHDL Entwurfszyklus.

Das offizielle XILINX Design- und Trainingszentrum

PLC2 ist Kooperationspartner in den XILINX Xpert und XILINX Customer Education Programmen und ist seit mehr als 15 Jahren auf XILINX Technologie spezialisiert.

Anwendbare Technologien

Alle CPLDs / FPGAs

Voraussetzungen

Keine

Dauer und Kosten

1 Tag, € 180,- netto pro Teilnehmer inklusive ausführlichen Schulungsunterlagen sowie Pausengetränken und Mittagessen

Agenda

Introduction to VHDL

- Levels of Abstraction
- Language Concept
- HDL Design Flow
- VHDL Simulation
- VHDL Synthesis

Modeling with VHDL

- VHDL Design Units
- Entity
- Architecture

VHDL Operators

- Logical Operators
- Relational Operators
- Arithmetic Operators

Structural Modeling

- Signal Declaration
- Hierarchy
- Component Declaration and Instantiation

Concurrent and Sequential Statements

- Sequential Statements
- Concurrent Statements

Processes

- Process and Process Examples
- Controlling the sequential code