

ExpressWorkshop Express Connectivity

Die Virtex-5 T-Plattformen gestatten verschiedene serielle Interfaces von 155 Mbit/s bis weit in den Gbit/s-Bereich hinein. Dabei werden unterschiedliche Standards für unterschiedliche Einsatzbereiche unterstützt. Alle Applikationen basieren auf den RocketIOs GTP bzw. GTX.

Diese Serie aus 1-tägigen Workshops informiert den Teilnehmer über die Anwendung der RocketIOs für die verschiedenen Standards. Jedes Seminar behandelt neben den Grundlagen des jeweiligen Standards die Anwendung der RocketIOs. Es wird nicht nur auf die GTP/GTX eingegangen, sondern auch auf die für den Standard erforderlichen Optionen und Interfaces. Der komplette Designflow mit Design, Implementierung, Simulation und Verifikati-

on wird an einem Beispiel demonstriert. Abgerundet wird dieser Workshop mit Hinweisen zum Board-Design sowie zur Verifikation des physikalischen Links.

Anwendbare Technologien

Virtex-5

Voraussetzungen

Grundlegende Kenntnisse über XILINX FPGAs

Dauer und Kosten

Jeweils 1 Tag, € 600,- netto pro Teilnehmer inklusive ausführlichen Schulungsunterlagen sowie Pausengetränken und Mittagessen

Agenda

Jeder Workshop ist unabhängig und einzeln buchbar!

Seminare

Montag: Serial I/O with XILINX FPGAs:

- Ethernet Standards

Dienstag: Serial I/O with XILINX FPGAs:

- SDH/SONET

Mittwoch: Serial I/O with XILINX FPGAs:

- Aurora

Donnerstag: Serial I/O with XILINX FPGAs:

- OBSAI / CPRI

Freitag: Serial I/O with XILINX FPGAs:

- XAUI or SATA

Agenda für jedes Seminar:

Standard Basics

Serial I/O Overview

Protocol Specific Design

Example Design

- Design
- Implementation
- Simulation

Application Details

- Board Design
- Link verification